

## Compilation des bibliothèques Xilinx pour ModelSim

### Méthode 1 : Compilation des bibliothèques UNISIM et SIMPRIM

Pour un code HDL contenant des primitives XILINX, Il faut créer la bibliothèque UNISIM (niveau RTL). Pour cela utiliser les commandes suivantes dans ModelSim :

```
vlib unisim
vcom -work unisim ./xilinx/vhdl/src/unisims/unisim_VCOMP.vhd
vcom -work unisim ./xilinx/vhdl/src/unisims/unisim_VPKG.vhd
vcom -work unisim ./xilinx/vhdl/src/unisims/unisim_VITAL.vhd
vcom -work unisim ./xilinx/vhdl/src/unisims/unisim_SMODEL.vhd
vmap unisim unisim
```

Pour un code HDL post-rouage (niveau portes: prise en compte des temps de propagation), il faut créer la bibliothèque SIMPRIM .

```
vlib simprim
vcom -work simprim ./xilinx/vhdl/src/simprims/simprim_Vcomponents.vhd
vcom -work simprim ./xilinx/vhdl/src/simprims/simprim_Vpackage.vhd
vcom -work simprim ./xilinx/vhdl/src/simprims/simprim_VITAL.vhd
vcom -work simprim ./xilinx/vhdl/src/simprims/simprim_SMODEL.vhd
vmap simprim ./simprim
```

### Méthode 2: Utilisation de COMPLIB (Utilitaire Xilinx)

Ouvrir l'invite de commande (fenêtre DOS) et taper la commande suivante :

```
complib -s      mti_pe
             -arch all
             -lib  simprim ou unisim
             -l    vhdl ou verilog
             -dir  «chemin ou vous souhaitez sauvegarder la librairie »
             -log  complib.log
             -w
```

Cette commande compile automatiquement les bibliothèques Xilinx pour ModelSim. Avec COMPLIB vous pouvez compiler toutes les bibliothèques Xilinx quelque soit le langage et quelque soit la version de ModelSim utilisée .

Pour plus d'informations : [r.laaris@cadinformatique.com](mailto:r.laaris@cadinformatique.com)